WELTORGANISATION FÜR GEISTIGES EIGENTUM Internationales Büro



INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation 6:

H01L 29/737

A1

(11) Internationale Veröffentlichungsnummer: WO 98/26457

(43) Internationales Veröffentlichungsdatum:

18. Juni 1998 (18.06.98)

(21) Internationales Aktenzeichen:

PCT/DE97/02908

(22) Internationales Anmeldedatum: 8. Dezember 1997 (08.12.97)

(30) Prioritätsdaten:

196 52 423.7 197 55 979.4 9. Dezember 1996 (09.12.96)

6, Dezember 1997 (06.12.97)

DE DE

(71) Anmelder (für alle Bestimmungsstaaten ausser US): INSTI-TUT FÜR HALBLEITERPHYSIK FRANKFURT (ODER) GMBH [DE/DE]; Walter-Korsing-Strasse 2, D-15230 Frankfurt an der Oder (DE).

(72) Erfinder; und

LIPPERT, Gunther (75) Erfinder/Anmelder (nur für US): [DE/DE]; Sophienstrasse 5, D-15230 Frankfurt an der Oder (DE). OSTEN, Hans-Jörg [DE/DE]; Fasanenweg 19, D-15299 Müllrose (DE). HEINEMANN, Bernd [DE/DE]; Schalmeienweg 29, D-15234 Frankfurt an der Oder (DE).

(74) Anwalt: HEITSCH, Wolfgang; Göhlsdorfer Strasse 25g, D-14778 Jeserig (DE).

(81) Bestimmungsstaaten: JP, US, europäisches Patent (AT, BE, CH, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT. SE).

Veröffentlicht

Mit internationalem Recherchenbericht.

Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist. Veröffentlichung wird wiederholt falls Änderungen eintreffen.

(54) Title: SILICON-GERMANIUM HETERO-BIPOLAR TRANSISTOR, AND METHOD FOR MAKING ITS VARIOUS EPITACTIV LAYERS

(54) Bezeichnung: SILIZIUM-GERMANIUM-HETEROBIPOLARTRANSISTOR UND VERFAHREN ZUR HERSTELLUNG DER EPITAKTISCHEN EINZELSCHICHTEN EINES DERARTIGEN TRANSISTORS

(57) Abstract

The present invention pertains to the silicium-germanium hetero-bipolar transistors having a higher transition frequency, a higher maximal oscillation frequency and/or a lower noise level, depending on the action-effects and the uses. On a surface made exclusively of silicone, a monocrystalline separation is operated taking into account the transistor profile desired. The silicone-germanium hetero-bipolar transistor contains an additional electrically active material. The semiconductor device is made from silicone-germanium hetero-bipolar transistors according to the epitaxy method. Insert36

ing an electrically inactive material into the epitaxial layer limits the manufacturing defects and reduces the dopant scattering. This enables high frequency transistors to be manufactured on two ways: increasing the dopant dose in the base area and/or reducing the base width.

(57) Zusammenfassung

Auf eine reine Siliziumoberfläche findet eine einkristalline Abscheidung entsprechend dem gewünschten Transistorprofil statt. Der Silizium-Germanium-Heterobipolartransistor enthält ein zusätzliches, elektrisch nicht aktives Material. Hergestellt wird die Halbleiteranordnung von Silizium-Germanium-Heterobipolartransistoren mittels Epitaxieverfahren. Ein in die Epitaxieschicht eingebrachtes, elektrisch nicht aktives Material bindet Herstellungsdefekte und verringert die Diffusion des Dotanden. Damit lassen sich hoch frequenztaugliche Transistoren auf zwei Wegen herstellen: Die Dotierungsdosis des Basisgebiets wird erhöht und/oder die basisbreite wird verringert.

BNSDOCID: <WO 9826457A1 l >

LEDIGLICH ZUR INFORMATION

Codes zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

			Control of the Contro				
AL	Albanien	ES	Spanien	LS	Lesotho	SI	Slowenien
AM	Armenien	FI	Finnland	LT	Litauen	SK	Slowakei
ΑT	Österreich	FR	Frankreich	LÜ	Luxemburg	SN	Senegal
ΑU	Australien	GA	Gabun	LV	Lettland	SZ	Swasiland
AZ	Aserbaidschan	GB	Vereinigtes Königreich	MC	Monaco.	TD	Tschad
BA	Bosnien-Herzegowina	GE	Georgien	MD	Republik Moldau	TG	Togo
BB	Barbados	GH	Ghana	MG	Madagaskar	TJ	Tadschikistan
BE	Belgien	GN	Guinea	MK	Die ehemalige jugoslawische	TM	Turkmenistan
BF	Burkina Faso	GR	Griechenland		Republik Mazedonien	TR	Türkei
BG	Bulgarien	HU	Ungarn	ML	Mali	TT	Trinidad und Tobago
· BJ	Benin	IE	Irland	MN	Mongolei	UA	Ukraine
BR	Brasilien	IL	Israel	MR	Mauretanien	UG	Uganda
BY	Belarus	IS	Island	MW	Malawi	US	Vereinigte Staaten von
CA	Kanada	IT	Italien	MX	Mexiko		Amerika
CF	Zentralafrikanische Republik	JP	Japan	NE	Niger	UZ	Usbekistan
CG	Kongo	KE .	Kenia	NL	Niederlande	VN	Vietnam
CH	Schweiz	· KG	Kirgisistan	NO	Norwegen	YU	Jugoslawien
CI	Côte d'Ivoire	KP	Demokratische Volksrepublik	NZ	Neuseeland	zw	Zimbabwe
CM	Kamerun		Korea	PL	Polen		
CN	China	KR	Republik Korea	PT	Portugal		
CU	Kuba	KZ	Kasachstan	RO	Rumänien		
CZ	Tschechische Republik	LC	St. Lucia	RU	Russische Föderation		
DE	Deutschland	LI	Liechtenstein	SD	Sudan		
DK	Dānemark	LK	Sri Lanka	SE	Schweden		
EE	Estland	LR	Liberia	SG	Singapur		

Silizium-Germanium-Heterobipolartransistor und Verfahren zur Herstellung der epitaktischen Einzelschichten eines derartigen Transistors

Die Erfindung bezieht sich auf einen Silizium-Germanium-Heterobipolartransistor und ein Verfahren zur Herstellung der epitaktischen Einzelschichten von einem Silizium-Germanium-Heterobipolartransistor.

10

15

20

5

Neben der Verwendung von Galliumarsenid zur Herstellung von Höchstfrequenztransistoren finden auch Silizium-Germanium-Heterobipolartransistoren in hochfrequenten Bereichen infolge der geringeren Herstellungskosten zunehmend Anwendung. Solche Transistoren bestehen meist aus einer Schichtenfolge Silizium-Kollektorschicht, p-dotierte Silizium-Germanium-Basisschicht und Emitterschicht.

Die deutsche Offenlegungsschrift DE 43 01 333 A1 beschreibt ein Verfahren zur Herstellung integrierter Silizium-Germanium-Heterobipolartransistoren, bei dem eine Kollektorschicht, eine Basisschicht, eine Emitterschicht und eine Emitteranschlußschicht mittels eines einzigen unterbrechungsfreien Prozesses abgeschieden und gleichzeitig dotiert werden. Dieses Verfahren zur Herstellung hochfrequenztauglicher Transistoren hat den Nachteil, daß eine weitere Erhöhung der Dotierung der Basis mit Fremdatomen eine bei entsprechender Temperatur stattfindende Dotandenausdiffusion, d. h. eine Verbreiterung des Basisgebiets zur Folge hätte. Eine Dotandenausdiffusion hat einerseits eine nichtkonstante Transistorfertigung und andererseits eine Verringerung der Kollektor- und Emitterströme zur Folge. Somit ist eine Verbesserung der Hochfrequenzeigenschaften von Transistoren auf diesem Wege nicht

möglich. Ebenfalls wird durch die Verbreiterung der dotierten Gebiete eine weitere Strukturverbreiterung begrenzt.

Die japanische Patentanmeldung JP 5 102 177 beinhaltet einen Silizium-Germanium-Heterobipolartransistor, dessen Basis mit 5% Kohlenstoff zur Kompensation der durch Germanium eingebrachten mechanischen Spannungen versetzt ist. Solche hohen Kohlenstoffkonzentrationen führen jedoch zu einer starken lokalen Gitterdeformation, die unter anderem die HF-Tauglichkeit der Transistoren einschränkt.

In der Patentschrift US 5,378,901 ist ein Siliziumkarbidtransistor offenbart, bei dem als Basis-, Kollektor- und Emittermaterial Siliziumkarbid verwendet wird. Die hohen Herstellungstemperaturen verhindern die Integration in hochfrequenztaugliche Schaltungen.

Aufgabe der Erfindung ist es, einen Silizium-Germanium-Heterobipolartransistor vorzuschlagen, bei dem die Ausdiffusion des Dotanden des Basisgebiets um mehr als 50% gegenüber herkömmlichen Silizium-Germanium-Heterobipolartransistoren reduziert wird. Weiterhin ist es Aufgabe der Erfindung, an sich bekannte Verfahren zur Herstellung der epitaktischen Einzelschichten für einen solchen Silizium-Germanium-Heterobipolartransistor mit einer Silizium-Kollektorschicht, einer dotierten Silizium-Germanium-Basisschicht und einer Silizium-Emitterschicht so auszugestalten, daß die üblichen Beschränkungen und hohen Anforderungen für nachfolgende Prozesse verringert werden. Dies betrifft insbesondere die Implantationsdosis und die Temperatur-Zeit-Belastung der epitaktischen Schicht. Derart hergestellte Silizium-Germanium-Heterobipolartransistoren besitzen eine erhöhte Transitfrequenz, eine erhöhte maximale Schwingfrequenz und/oder ein verringertes Rauschmaß je nach Anforderungen und Einsatzzweck.

10

15

Weiterhin ist es Aufgabe der Erfindung, die Borausdiffusion aus der Silizium-Germanium-Schicht aufgrund punktdefektgestützter Diffusionsbeschleunigung zu unterbinden, um im Skalierungsbereich von 0,4 µm Stegbreite und kleiner, HF-Eigenschaften ohne Verluste zu erhalten. Dadurch sollen im Vergleich zu größeren Emitterflächen gleiche Transit- und maximale Schwingfrequenzen erreicht werden.

Diese Aufgabenstellung wird erfindungsgemäß durch die nachfolgende Erfindungsdarlegung gelöst.

Auf eine reine Siliziumoberfläche findet eine einkristalline Abscheidung entsprechend dem Silizium-Germaniumerfindungsgemäße Transistorprofil Der gewünschten statt. Heterobipolartransistor enthält in mindestens einer der drei Einzelschichten des Transistors, nämlich der Emitterschicht oder der Basisschicht oder der Kollektorschicht, in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ ein zusätzliches, elektrisch nicht aktives Material, vorzugsweise ein Element der vierten Hauptgruppe. Hergestellt wird die Halbleiteranordnung von Silizium-Germanium-Heterobipolartransistoren mittels Epitaxieverfahren, z. B. durch Gasphasenepitaxie oder Molekularstrahlepitaxie. Durch die der Epitaxie nachfolgenden technologischen Verfahrensschritte kommt zu Defekten, Zwischengitteratomen im Halbleiterkristall, die eine Diffusion von Gitterfremdatomen, z. B. Dotanden, begünstigen. Ein wie bereits ausgeführtes, in die Epitaxieschicht eingebrachtes, elektrisch nicht aktives Material bindet diese Defekte und verringert die Diffusion des Dotanden. Die durch das Einbringen eines elektrisch nicht aktiven Materials, vorzugsweise Kohlenstoff, hervorgerufene Gitteränderung ist dabei kleiner als 5·10-3. Die Ausdiffusion des Dotanden verringert sich, was eine Verbreiterung des Basisgebiets einschränkt. Damit lassen sich hochfrequenztaugliche Transistoren auf zwei Wegen herstellen: Die Dotierungsdosis des

5

10

15

Basisgebiets wird erhöht und/oder die Basisbreite wird verringert. In jedem der möglichen Fälle erhöht sich die Konzentration des Dotanden im Basisgebiet des Transistors auf einen Wert zwischen 5·10¹⁸ cm⁻³ und 10²¹ cm⁻³ bei Verwendung von Bor als Dotand. Damit verringert sich der Widerstand der inneren Basis. Ausgangspunkt für erfindungsgemäßes Verfahren ist die übliche Herstellung eines vorbehandelten Silizium-Substrats. Das Verfahren ist durch folgende Verfahrensschritte gekennzeichnet: Zuerst wird Silizium zur Herstellung der Kollektorschicht aufgedampft. Anschließend wird beim weiteren Siliziumaufdampfen zusätzlich Germanium eingebracht und mittels Gitterfremdatomen dotiert. Als Dotand findet vorzugsweise Bor Verwendung. Durch diesen Verfahrensschritt wird die Basis hergestellt. Nach dem Abschalten des Zuflusses von Germanium und dem Dotierstoff wird die Emitterschicht durch weiteres Aufdampfen von Silizium hergestellt.

Während mindestens einem der bisher aufgeführten Verfahrensschritte wird ein elektrisch nicht aktives Material, vorzugsweise Kohlenstoff, in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ während der Herstellung der epitaktischen Schicht hinzugefügt, wobei die dadurch eingebrachte Gitteränderung kleiner als 5·10-3 infolge der geringen Konzentration des elektrisch nicht aktiven Materials ist. Geringe zusätzliche Gitterverspannung bedeutet keine zusätzliche Quelle von möglichen Gitterdefekten. Zur Herstellung der epitaktischen Schicht finden CVD-Verfahren oder MBE-Verfahren Anwendung. Nach der Epitaxie findet die übliche Weiterprozessierung bis zur Herstellung des endgültigen erfindungsgemäßen Silizium-Germanium-Heterobipolartransistors statt. Das Produkt aus Germaniumkonzentration in der Basisschicht und Breite der Basisschicht von Kollektor bis Emitter beträgt bei erfindungsgemäßem Silizium-Germanium-Heterobipolartransistor zwischen 50 Atomprozent 'nm und 2000 Atomprozent 'nm. Die Breite der Basisschicht von Kollektor bis Emitter liegt etwa zwischen 5 nm und 60 nm, vorzugsweise zwischen 35 nm und 40 nm.

10

15

Die Konzentration des Germaniums in der Basisschicht liegt etwa zwischen 8% und 30%, vorzugsweise zwischen 20% und 28%.

Die Merkmale der Erfindung gehen außer aus den Ansprüchen auch aus der Beschreibung und den Zeichnungen hervor, wobei die einzelnen Merkmale jeweils für sich allein oder zu mehreren in Form von Unterkombinationen schutzfähige Ausführungen darstellen, für die hier Schutz beansprucht wird. Ausführungsbeispiele der Erfindung sind in den Zeichnungen dargestellt und werden im folgenden näher erläutert. In den Zeichnungen zeigen:

- Fig. 1 schematischer Schichtaufbau eines Silizium-Germanium-Heterobipolartransistors
 - Fig. 2 Stufen des Verfahrens zur Herstellung der epitaktischen Einzelschichten für einen Silizium-Germanium-Heterobipolartansistor
 - Fig. 3 schematischer Schnitt durch einen Silizium-Germanium-Heterobipolartransistor
 - Fig. 4, 5, 6 Konzentrationsverläufe von Germanium in Silizium-Germanium-Heterobipolartransistoren

In Fig. 1 ist der Schichtaufbau eines erfindungsgemäßen Silizium-GermaniumHeterobipolartransistors, bestehend aus einem dotierten Silizium-Substrat 1, einer undotierten Silizium-Kohlenstoff-Kollektorschicht 2, einer dotierten Silizium-Germanium-Kohlenstoff-Basisschicht 3 und einer undotierten Silizium-Kohlenstoff-Emitterschicht 4, dargestellt. Der gesamte Schichtaufbau des Transistors inklusive Dotierung des Basisgebiets mit Bor wird mittels Molekularstrahlepitaxie hergestellt.

5

Gleichzeitig wird bei der Epitaxie - in diesem Ausführungsbeispiel - während der Herstellung aller drei Einzelschichten, der Kollektorschicht, der Basisschicht und der Emitterschicht, Kohlenstoff in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ zugegeben. Dies entspricht einer Kohlenstoffkonzentration zwischen 0,0015% und 1,5%. Dadurch wird eine mögliche Bordiffusion signifikant verringert, so daß die Dotandenausdiffusionsgebiete 5 im Vergleich zu herkömmlichen Transistoren dieses Typs verkleinert werden. Durch erfindungsgemäße Einfügung von Kohlenstoff verringert sich die Diffusionslänge von Bor um mehr als 50% gegenüber der Diffusionslänge, die ohne Hinzufügung von Kohlenstoff auftritt. Es kommt zur Ausbildung eines sehr steilen Borprofiles. Die dadurch verringerte Basisweite hat eine geringere Basislaufzeit zur Folge. Dies ist gleichbedeutend mit einer Erhöhung der Transitfrequenz und der Erhöhung der maximalen Schwingfrequenz bzw. einem verringerten Rauschmaß des erfindungsgemäßen Transistors.

Eine weitere Verbesserung der Hochfrequenztauglichkeit erfindungsgemäßen Silizium-Germanium-Heterobipolartransistors wird durch Erhöhung der Borkonzentration zwischen 5·10¹⁸ cm⁻³ und 10²¹ cm⁻³ in der Basisschicht 3 erreicht.

Zur Herstellung eines solchen Silizium-Germanium-Heterobipolartransistors werden folgende in Fig. 2 dargestellte Verfahrensschritte durchgeführt: Vor dem erfindungsgemäßen Teil des Verfahrens wird ein vorbehandeltes Silizium-Substrat in einem Verfahrensschritt A_0 üblicherweise hergestellt. Daran schließen sich die Schritte

- A Siliziumaufdampfen zur Herstellung der Kollektorschicht,
- B Siliziumaufdampfen und zusätzliches Einbringen von Germanium und Dotanden zur Herstellung der Basisschicht und

5

10

15

C Abschalten von Germanium und Dotierstoff und Siliziumaufdampfen zur Herstellung der Emitterschicht

an, wobei während mindestens einem der Verfahrensschritte A bis C Kohlenstoff in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ eingebaut wird und die dadurch eingebrachte Gitteränderung kleiner als 5·10⁻³ ist.

Nach der Epitaxie findet eine übliche Weiterprozessierung D statt bis zur Herstellung eines erfindungsgemäßen Silizium-Germanium-Heterobipolartransistors.

Fig. 3 zeigt einen schematischen Schnitt durch einen derart hergestellten Silizium-Germanium-Heterobipolartransistor. Auf einem hochdotierten Subtrat 31 aus Silizium sind durch Epitaxie der undotierte Silizium-Kohlenstoff-Kollektor 32, der undotierte Silizium-Kohlenstoff-Emitter 33 und die mit Bor in einer Konzentration zwischen 5·10¹⁸ cm⁻³ und 10²¹ cm⁻³ dotierte Basis 34 aus Silizium, Germanium und Kohlenstoff aufgewachsen. Weiterhin beinhaltet die Figur die entsprechenden Kontaktgebiete 35 sowie ein Implantgebiet 36. Die Konzentration des Kohlenstoffs in der epitaktischen Schicht beträgt zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³.

Die Figuren 4 bis 6 zeigen Konzentrationsverläufe von Germanium im Silizium erfindungsgemäßer Silizium-Germanium-Heterobipolartransistoren. Die Verläufe haben eine rechteckige, dreieckige oder trapezartige Form. In allen Diagrammen ist auf der Abszisse der Basisbereich durch die Werte x1 und x2 begrenzt. Die Ordinate stellt den prozentualen Verlauf der Konzentration des Germaniums dar.

5

10

15

Beim Transistor mit rechteckförmigem Germaniumkonzentrationsverlauf nach Fig. 4 beträgt die Breite der Basisschicht 30 nm. Die Konzentration des Germaniums in der Basisschicht beträgt etwa konstant 22%. Durch dieses Transistorprofil werden bevorzugt hohe Stromverstärkungen und gute dynamische Eigenschaften erreicht.

5

10

15

Beim Transistor mit dreieckförmigem Germaniumkonzentrationsverlauf nach Fig. 5 beträgt die Breite der Basisschicht 40 nm. Die Konzentration des Germaniums in der Basisschicht beträgt in der Mitte der Basisschicht, wo sie ihren Maximalwert erreicht, etwa 26%. Dieses Transistorprofil ermöglicht die Einstellung sehr hoher Early-Spannungen. Des weiteren gestattet dieses Transistorprofil die Einprägung eines Driftfeldes, um die Basislaufzeit der Minoritätsträger zu verringern.

Beim Transistor mit trapezförmigem Germaniumkonzentrationsverlauf nach Fig. 6 beträgt die Breite der Basisschicht 35 nm. Die Konzentration des Germaniums in der Basisschicht steigt von der Kollektor- bzw. Emitterseite des Transistor linear von etwa 10% auf 22% an. In diesem Ausführungsbeispiel werden durch das Transistorprofil sowohl eine hohe Stromverstärkung als auch eine hohe Early-Spannung, verbunden mit einem Driftfeld, zur Verringerung der Basislaufzeit erreicht.

20

Bei zunehmender Skalierung wird eine Verbreiterung der Kontaktgebiete durch die Verhinderung der Borausdiffusion durch Kohlenstoff unterbunden, so daß im Skalierungsbereich von 0,4 µm Stegbreite und kleiner HF-Eigenschaften ohne Verluste erhalten bleiben. Auch bei hier geringen Strömen werden im Vergleich zu größeren Strukturen gleiche Transit- und Maximalfrequenzen erreicht.

In der vorliegenden Erfindung wurde anhand konkreter Ausführungsbeispiele ein Silizium-Germanium-Heterobipolartransistor sowie ein Verfahren zur Herstellung der epitaktischen Einzelschichten eines solchen Transistors erläutert. Es sei aber vermerkt, daß die vorliegende Erfindung nicht auf die Einzelheiten der Beschreibung in den Ausführungsbeispielen eingeschränkt ist, da im Rahmen der Patentansprüche Änderungen und Abwandlungen beansprucht werden.

Patentansprüche

- Silizium-Germanium-Heterobipolartransistor mit einer Silizium-Kollektorschicht, einer dotierten Silizium-Germanium-Basisschicht und einer Silizium-Emitterschicht, dadurch gekennzeichnet, daß ein zusätzliches, elektrisch nicht aktives Material, vorzugsweise ein Element der vierten Hauptgruppe, in mindestens einer der drei Einzelschichten des Transistors, nämlich der Emitterschicht und/oder der Basisschicht und/oder der Kollektorschicht, in einer Konzentration zwischen 10¹⁸ cm-3 und 10²¹ cm-3 eingebaut ist und die dadurch eingebrachte Gitteränderung kleiner 5·10-3 ist.
- Silizium-Germanium-Heterobipolartransistor nach Anspruch 1, dadurch gekennzeichnet, daß als elektrisch nicht aktives Material Kohlenstoff Verwendung findet.
 - 3. Silizium-Germanium-Heterobipolartransistor nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß die Basisschicht mit Bor dotiert ist und bei einer Konzentration des Dotanden im Basisgebiet zwischen 5·10¹⁹ cm⁻³ und 10²¹ cm⁻³ in der Epitaxieschicht eine Kohlenstoffkonzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ vorliegt und dabei die Defektdichte des Transistors kleiner als 10⁴ cm⁻² ist.

4. Silizium-Germanium-Heterobipolartransistor mit einer Silizium-Kollektorschicht, einer dotierten Silizium-Germanium-Basisschicht und einer Silizium-Emitterschicht dadurch gekennzeichnet, daß ein zusätzliches, elektrisch nicht aktives Material, vorzugsweise ein Element der vierten Hauptgruppe, in mindestens einer der drei Einzelschichten des Transistors, nämlich der Emitterschicht und/oder der Basisschicht und/oder der Kollektorschicht, in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ eingebaut ist, die dadurch eingebrachte Gitteränderung kleiner 5·10⁻³ ist und das Produkt aus Germaniumkonzentration in der Basisschicht und Breite der Basisschicht von Kollektor bis Emitter zwischen 50 Atomprozent nm und 2000 Atomprozent nm liegt.

10

5

5. Silizium-Germanium-Heterobipolartransistor nach einem oder mehreren der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Breite der Basisschicht von Kollektor bis Emitter zwischen 5 nm und 60 nm, vorzugsweise zwischen 35 nm und 40 nm liegt.

15

6. Silizium-Germanium-Heterobipolartransistor nach einem oder mehreren der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Konzentration von Germanium in der Basisschicht zwischen 8% und 30%, vorzugsweise zwischen 20% und 28% liegt.

20

7. Silizium-Germanium-Heterobipolartransistor nach einem oder mehreren der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß der Germaniumkonzentrationsverlauf in der Basisschicht der Form eines Rechtecks, eines Dreiecks oder eines Trapezes entspricht.

8. Silizium-Germanium-Heterobipolartransistor nach einem oder mehreren der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Silizium-Germanium-Basisschicht mit Bor dotiert ist und die Borkonzentration zwischen 5·10¹⁸ cm⁻³ und 10²¹ cm⁻³ liegt und die Konzentration des eingebauten Kohlenstoffs als zusätzliches, elektrisch nicht aktives Material kleiner als 5·10¹⁸ cm⁻³ ist.

- 9. Verfahren zur Herstellung der epitaktischen Einzelschichten für einen im Anspruch 1 gekennzeichneten Silizium-Germanium-Heterobipolartransistor mit einer Silizium-Kollektorschicht, einer dotierten Silizium-Germanium-Basisschicht und einer Silizium-Emitterschicht, dadurch gekennzeichnet, daß während der Herstellung von Einzelschichten, nämlich Emitterschicht (4), Basisschicht (3) und Kollektorschicht (2), in mindestens eine dieser Schichten ein zusätzliches, elektrisch nicht aktives Material, vorzugsweise ein Element der vierten Hauptgruppe, in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ beigefügt wird und gleichzeitig die Basisschicht mittels Fremdatomen dotiert wird, wobei die dadurch eingebrachte Gitteränderung kleiner 5·10⁻³ ist.
- Verfahren nach Anspruch 9, dadurch gekennzeichnet, daß bei einem Verfahrens schritt (A), nämlich Siliziumaufdampfen zur Herstellung der Kollektorschicht,
 Kohlenstoff in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ eingebaut wird.

5

10

11. Verfahren nach Anspruch 9, dadurch gekennzeichnet, daß bei einem Verfahrensschritt (B), nämlich Siliziumaufdampfen und zusätzliches Einbringen von Germanium und Dotanden zur Herstellung der Basisschicht, Kohlenstoff in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ eingebaut wird.

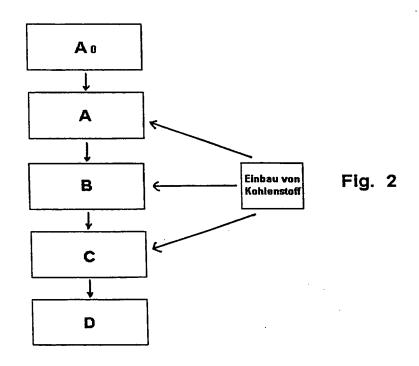
5

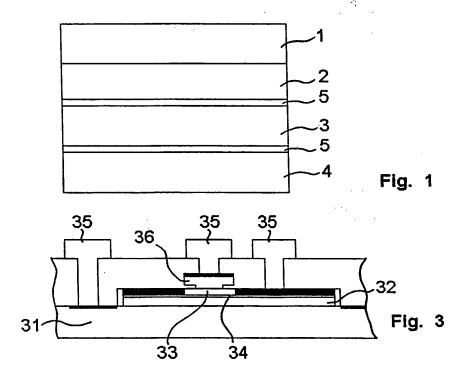
10

15

- 12. Verfahren nach Anspruch 9, dadurch gekennzeichnet, daß bei einem Verfahrensschritt (C), nämlich Abschalten von Germanium und Dotierstoff und Siliziumaufdampfen zur Herstellung der Emitterschicht, Kohlenstoff in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ eingebaut wird, wobei die dadurch eingebrachte Gitteränderung kleiner 5·10⁻³ ist.
- 13. Verfahren nach einem der Ansprüche 10 bis 12, dadurch gekennzeichnet, daß Kohlenstoff in einer Konzentration zwischen 10¹⁸ cm⁻³ und 10²¹ cm⁻³ bei den Verfahrensschritten (A) und (B) oder den Verfahrensschritten (A) und (C) oder den Verfahrensschritten (B) und (C) oder den Verfahrensschritten (A) und (B) und (C) eingebaut wird.
- 14. Verfahren nach einem oder mehreren der Ansprüche 10 bis 13, dadurch gekennzeichnet, daß bei der Herstellung der Basisschicht (3) als Dotand Bor in einer Konzentration zwischen 5·10¹⁸ cm⁻³ und 10²¹ cm⁻³ Verwendung findet.
- 15. Verfahren nach einem oder mehreren der Ansprüche 10 bis 14, dadurch gekennzeichnet, daß die Herstellung der epitaktischen Schicht im CVD-Verfahren durchgeführt wird.

16. Verfahren nach einem oder mehreren der Ansprüche 10 bis 14, dadurch gekennzeichnet, daß die Herstellung der epitaktischen Schicht im MBE-Verfahren durchgeführt wird.





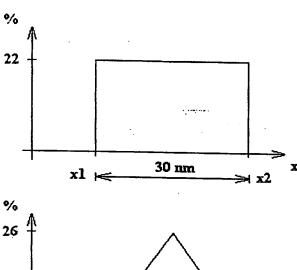


Fig. 4

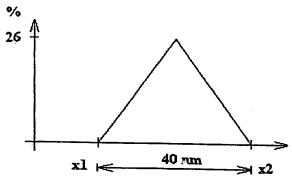


Fig. 5

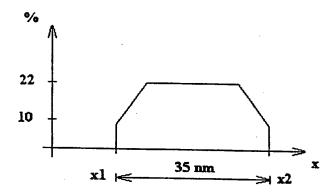


Fig. 6

INTERNATIONAL SEARCH REPORT

Ir. national Application No PCT/DE 97/02908

		PC	T/DE 97/02908
A. CLASSII IPC 6	FICATION OF SUBJECT MATTER H01L29/737		
2.0			
According to	o International Patent Classification(IPC) or to both national class	ification and IPC	
B. FIELDS	SEARCHED		
Minimum do IPC 6	cumentation searched (classification system followed by classific $H01L$	cation symbols)	· · · · · · · · · · · · · · · · · · ·
Documentat	tion searched other than minimum documentation to the extent the	at such documents are included in	n the fields searched
			* ¹ .
Electronic d	ata base consulted during the international search (name of data	base and, where practical, searc	·····
		,	·
0.0001114	CANCIDEDED TO BE DELEVANT	<u> </u>	
Category °	ENTS CONSIDERED TO BE RELEVANT Citation of document, with indication, where appropriate, of the	relevant passages	Relevant to claim No.
• ,			
X	LANZEROTTI L D ET AL: "SI/SI1-		1-3,6,
	HETEROJUNCTION BIPOLAR TRANSIST IEEE ELECTRON DEVICE LETTERS,	ORS"	9-16
	vol. 17, no. 7, 1 July 1996,		
	pages 334-337, XP000595110 see the whole document		
_			
Α	DE 38 23 249 A (HITACHI LTD) 19	January	1-16
	see the whole document		
Α	US 5 557 118 A (HASHIMOTO) 17 S	September	1
	1996	•	
	see the whole document		
Α	US 5 177 025 A (TURNER ET AL.) 1993	5 January	1,4
	see column 5, line 35 - column	6, line 9	
		-/	
	her documents are listed in the continuation of box C.	, , , , , , , , , , , , , , , , , , ,	
		X Patent family memb	ers are listed in annex.
	ategories of cited documents : ent defining the general state of the art which is not	or priority date and not	d after the international filing date in conflict with the application but
consid	dered to be of particular relevance document but published on or after the international	invention	principle or theory underlying the
filing of	date ent which may throw doubts on priority claim(s) or	cannot be considered n	elevance; the claimed invention novel or cannot be considered to up when the document is taken alone
which citatio	is cited to establish the publication date of another in or other special reason (as specified)	"Y" document of particular re cannot be considered to	elevance; the claimed invention oil involve an inventive step when the
other	ent referring to an oral disclosure, use, exhibition or means		with one or more other such docu- on being obvious to a person skilled
later t	ent published prior to the international filing date but han the priority date claimed	"&" document member of the	
Date of the	actual completion of the international search	Date of mailing of the inf	ternational search report
_ 1	6 April 1998	04/05/1998	3
Name and	mailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2	Authorized officer	· · · · · · · · · · · · · · · · · · ·
	European Fatent Onice, P.B. 5518 Fatentiaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nt,	Daille F	5
	Fax: (+31-70) 340-3016	Baillet, E	

Form PCT/ISA/210 (second sheet) (July 1992)

INTERNATIONAL SEARCH REPORT

It hational Application No PCT/DF 97/02908

		PCT/DE 97	7/02908 -
	ntion) DOCUMENTS CONSIDERED TO BE RELEVANT		
Category °	Citation of document, with indication, where appropriate, of the relevant passages		Relevant to claim No.
P,A	LANZEROTTI L D ET AL: "Suppression of boron outdiffusion in Sige HBTs by carbon incorporation" INTERNATIONAL ELECTRON DEVICES MEETING. TECHNICAL DIGEST (CAT. NO.96CH35961), INTERNATIONAL ELECTRON DEVICES MEETING. TECHNICAL DIGEST, SAN FRANCISCO, CA, USA, 8-11 DEC. 1996, ISBN 0-7803-3393-4, 1996, NEW YORK, NY, USA, IEEE, USA, pages 249-252, XP002062275		·
	•		
	•		
			·
			·
ŀ			·
			·
İ	-		

1

Form PCT/ISA/210 (continuation of second sheet) (Jufy 1992)

INTERNATIONAL SEARCH REPORT

Information on patent family members

transplication No
PCT/DE 97/02908

Patent document cited in search report	Publication date	Patent family member(s)	Publication date	
DE 3823249 A	19-01-89	JP 1015912 A JP 2569058 B US 4885614 A	19-01-89 08-01-97 05-12-89	
US 5557118 A	17-09-96	JP 2611640 B JP 7176541 A	21-05-97 14-07-95	
US 5177025 A	05-01-93	EP 0552561 A JP 5347313 A	28-07-93 27-12-93	

Form PCT/ISA/210 (patent family annex) (July 1992)

INTERNATIONALER RECHERCHENBERICHT

In "..iationales Aktenzeichen
PCT/DF 97/02008

		PCT/	DE 97/02908
A. KLASSI	FIZIERUNG DES ANMELDUNGSGEGENSTANDES H01L29/737		
1110	1101229/73/		•
	ternationalen Patentklassifikation (IPK) oder nach der nationalen Kla	ssifikation und derIPK	
	RCHIERTE GEBIETE ter Mindestprustoff (Klassifikationssystem und Klassifikationssymb	alo)	
IPK 6	H01L	ne)	
Recherchier	te aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, so	weit diese unter die recherchierte	en Gebiete fallen
Während de	er internationalen Recherche konsultierte elektronische Datenbank (N	lame der Datenbank und evtl. ve	rwendete Suchbegriffe)
CAISWE	SENTLICH ANGESEHENE UNTERLAGEN		
Kategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angab	e der in Betracht kommenden Tei	ile Betr. Anspruch Nr.
	<u> </u>	To the Board Rolling Roll Fee	Sett. Attaplicative.
х	LANZEROTTI L D ET AL: "SI/SI1-X-	-YGEXCY/SI	1-3,6,
	HETEROJUNCTION BIPOLAR TRANSISTOR		9-16
	IEEE ELECTRON DEVICE LETTERS, Bd. 17, Nr. 7, 1.Juli 1996,		
	Seiten 334-337, XP000595110		•
	siehe das ganze Dokument		
Α	DE 38 23 249 A (HITACHI LTD) 19.	lanuar	1-16
	1989	, and an	1-10
	siehe das ganze Dokument		
Α	US 5 557 118 A (HASHIMOTO) 17.Sep	tember	1
	1996		•
	siehe das ganze Dokument		
	-	-/	
!			
V Weit	ere Veröffentlichungen sind der Fortsetzung von Feld C zu	W Cirks Art. B. H	
entne	ehmen	X Siehe Anhang Patentfai	mille
"A" Veröffer	Kategorien von angegebenen Veröffentlichungen : ntlichung, die den allgemeinen Stand der Technik definiert,	oder dem Prioritātsdatum ve	nach deminternationalen Anmeldedatum eröffentlicht worden ist und mit der
"E" älteres l	icht als besonders bedeutsam anzusehen ist Dokument, das jedoch erst am oder nach dem internationalen	Anmeldung nicht kollidiert, so Erfindung zugrundellegende Theorie angegeben ist	ondern nur zum Verständnis des der en Prinzips oder der ihr zugrundeliegenden
Anmei	dedatum veröffentlicht worden ist tlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft er-	"X" Veröffentlichung von besonde	erer Bedeutung; die beanspruchte Erfindung Veröffentlichung nicht als neu oder auf
	en zu lassen, oder durch die das Veröffentlichungsdatum einer en im Recherchenbericht genannten Veröffentlichung belegt werden er die aus einemanderen besonderen Grund angegeben ist (wie	erfinderischer Tätigkeit berut	hend betrachtet werden
ausger	unn)	was an invalence and an indeplace	erer Bedeutung, die beansprüchte Erindung cher Tätigkeit beruhend betrachtet lichung miteiner oder mehreren anderen
eine Be	ntlichung, die sich auf eine mündliche Offenbarung, enutzung, eine Ausstellung oder andere Maßnahmen bezieht ntlichung, die vor dem internationalen Anmeldedatum, aber nach	Veröffentlichungen dieser Ka diese Verbindung für einen F	ategorie in Verbindung gebracht wird und
dem be	eanspruchten Prioritätsdatum veröffentlicht worden ist	"&" Veröffentlichung, die Mitglied	
Datum des A	Abschlusses der internationalen Recherche	Absendedatum des internation	ionalen Recherchenberichts
16	5.April 1998	04/05/1998	
Name und P	ostanschrift der Internationalen Recherchenbehörde	Bevollmächtigter Bedienstete	er
	Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk		
	Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,	Raillet R	

Formblatt PCT/ISA/210 (Blatt 2) (Juli 1992)

INTERNATIONALER RECHERCHENBERICHT

In. ..ationales Aktenzeichen
PCT/DE 97/02908

		PCT/DE 9	0//02908	
C.(Fortsetz	ung) ALS WESENTLICH ANGESEHENE UNTERLAGEN			
Kategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht komm	enden Teile	Betr. Anspruch Nr.	
A	US 5 177 025 A (TURNER ET AL.) 5.Januar 1993 siehe Spalte 5, Zeile 35 - Spalte 6, Zeile 9		1,4	
P,A	LANZEROTTI L D ET AL: "Suppression of boron outdiffusion in SiGe HBTs by carbon incorporation" INTERNATIONAL ELECTRON DEVICES MEETING. TECHNICAL DIGEST (CAT. NO.96CH35961), INTERNATIONAL ELECTRON DEVICES MEETING. TECHNICAL DIGEST, SAN FRANCISCO, CA, USA, 8-11 DEC. 1996, ISBN 0-7803-3393-4, 1996, NEW YORK, NY, USA, IEEE, USA, Seiten 249-252, XP002062275			, .
			·	
				-

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

In. ationales Aktenzeichen PCT/DE 97/02908

Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
DE 3823249 A	19-01-89	JP 1015912 A JP 2569058 B US 4885614 A	19-01-89 08-01-97 05-12-89
US 5557118 A	17-09-96	JP 2611640 B JP 7176541 A	21-05-97 14-07-95
US 5177025 A	05-01-93	EP 0552561 A JP 5347313 A	28-07-93 27-12-93

Formblatt PCT/ISA/210 (Anhang Patentfamilie)(Juli 1992)